

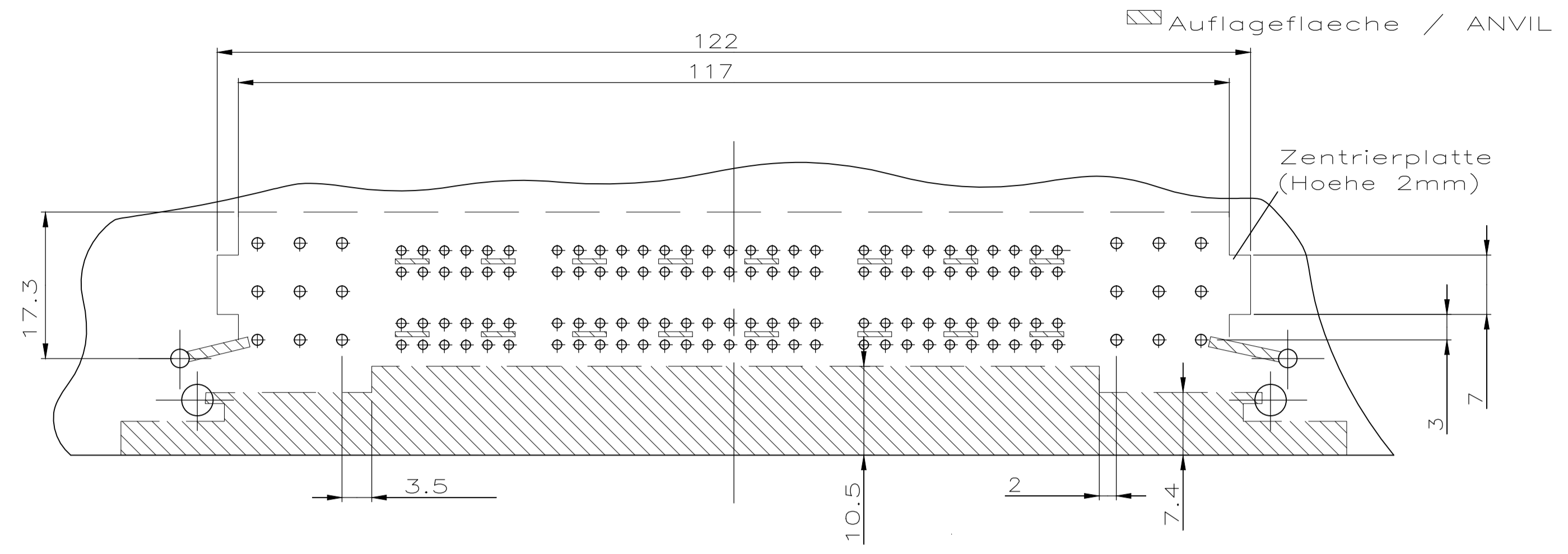
Kontaktstift/CONTACT PIN
 s.Zchnng/SEE DWG
 TE: 114-94201, PIN 0.63x0.63
 Oberfläche: siehe Bemerkungen
 SURFACE: SEE NOTES

2.8x0.8mm-Tab
 Material: CuSn4 F52
 Oberfläche: siehe Bemerkungen
 SURFACE: SEE NOTES

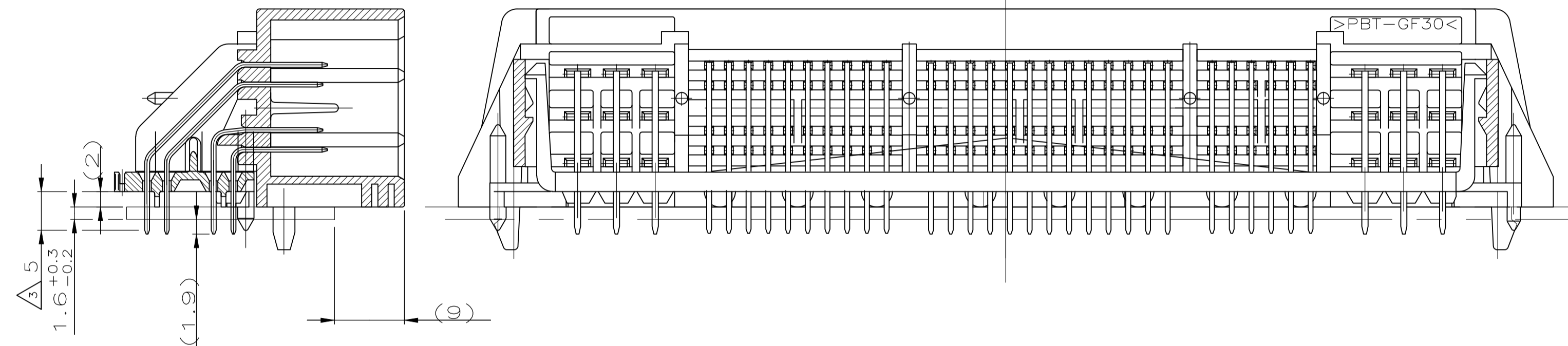
4	7-967288-1 0-967288-1	F	A	1	Stiftleiste, 134 polig PIN HSG., 134 POS.	schwarz/BLACK	x	65	965487, 967285 967286, 967287
	TE BESTELL-NR. ORDER NO.	REV.	KOD. COD.	STK. QTY.	BENENNUNG DESCRIPTION	Farbe COLOR	Sn Au OBERFLÄCHE SURFACE	GRAMM GEWICHT	Passend zu: SUITABLE FOR: TE

THIS DRAWING IS A CONTROLLED DOCUMENT. DIESE ZEICHNUNG IST EIN KONTROLLIERTES DOKUMENT		DWN M.Stein	10APR2014	TE Connectivity
DIMENSIONS: MASSE/WEITEN mm		CHK Z.Stjepanovic	10APR2014	
TOLERANCES UNLESS OTHERWISE SPECIFIED: ALIGNMENT TOLERANCES		NAME		Stiftleiste 134p PIN HEADER, 134p
0. PLC ± 0.15 1. PLC ± 0.15 2. PLC ± 0.15 3. PLC ± 0.15 4. PLC ± 0.15		PRODUCT SPEC PRODUKT SPEZ 108-18400-1		
MATERIAL		APPLICATION SPEC VERARBEITUNGSSPEZ		SIZE A1
FINISH/OBERFLÄCHE/FARBE		WEIGHT GEWICHT		CAGE CODE 00779
		CUSTOMER DRAWING /KUNDENZEICHNUNG		SCALE 2:1
				SHEET 1 OF 2
				REV F1

Freiraum fuer Stiftleiste (Mindestmasse) SPACE FOR PIN-HEADER (MIN. DIMENSIONS)

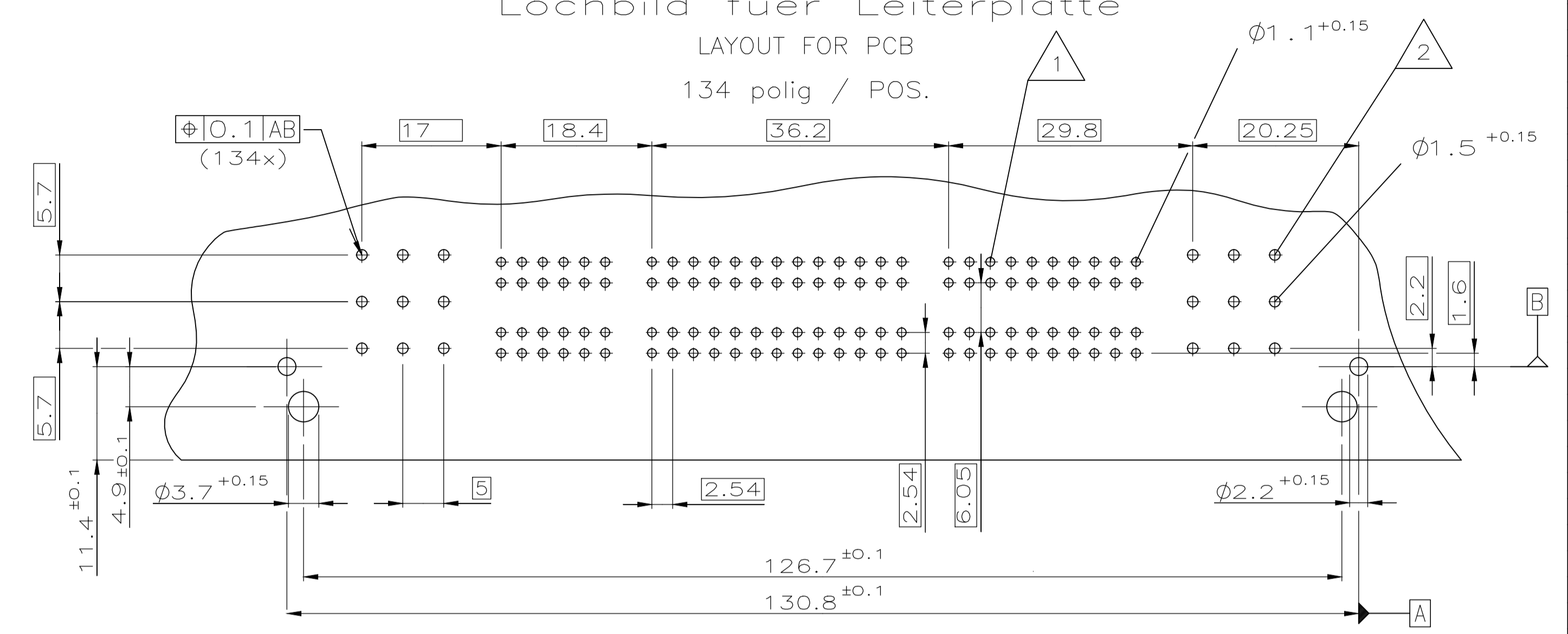


Zustand nach Montage auf Leiterplatte ASSEMBLED POSITION



Lochbild fuer Leiterplatte LAYOUT FOR PCB

134 polig / POS.



Bemerkungen NOTES

- 1 Ø0.63mm-Loetbeine
Ø0.63mm SOLDER TABS
- 2 Ø0.8mm-Loetbeine
Ø0.8mm SOLDER TABS
- 3 Oberflaeche im Loetbereich:
SURFACE IN SOLDER AREA:
 - Ø0.63mm Pin: 1-5µm Aufschmelzverzinnung ueber min. 1.2µm Nickel
 - Ø0.63mm PIN: 1-5µm REFLOWED TINPLATING OVER MIN. 1.2µm Ni
 - 2.8mm Tab: 4-10µm Sn selektiv nachverzinkt
 - 2.8mm TAB: 4-10µm Sn
- 4 7...-1: Einwegverpackung
ONE WAY PACKAGING
andere: Mehrwegverpackung
OTHERS: REUSEABLE PACKAGING
- 5 Nur der deutsche Text ist bindend
ONLY THE GERMAN-LANGUAGE VERSION SHALL BE BINDING
- 6 Nestmarkierung und Fertigungsdatum
CAVITY MARKING AND PRODUCTION DATE
- 7 Verzug bis max. -0.2 zuloesig
WARPAGE MAX.-0.2 ALLOWED
- 9 Einzelheiten der Ausfuehrung bleiben dem Hersteller ueberlassen
DETAILS OF DESIGN ARE LEFT TO MANUFACTURER

- 11 Oberflaeche im Steckbereich - Ausfuehrung Sn
SURFACE IN CONTACT AREA: FINISH Sn
 - MQS-Pin: 1-3µm vorverzinkt
 - MQS-PIN: 1-3µm PRE TINNED
 - JPT-Tab: 1-4µm vorverzinkt
 - JPT-TAB: 1-4µm PRE TINNED
- 12 Oberflaeche im Steckbereich - Ausfuehrung Au
SURFACE IN CONTACT AREA: FINISH Au
 - MQS-Pin: min. 0.8µm Au ueber min. 1.2 Ni
 - MQS-PIN: MIN. 0.8µm Au OVER MIN. 1.2 Ni
 - JPT-Tab: min. 0.8µm Au ueber min. 1.2 Ni
 - JPT-TAB: MIN. 0.8µm Au OVER MIN. 1.2 Ni

LOC	DIST	REVISIONS				
F	LTR	ÄNDERUNGEN	DESCRIPTION	DATE	DWN	APVD
-	-	SEE SHEET 1		-	-	-

THIS DRAWING IS A CONTROLLED DOCUMENT. DIESE ZEICHNUNG IST EIN KONTROLLIERTES DOKUMENT		DWN M.Stein 10APR2014	TE Connectivity	
DIMENSIONS: MASSE/WEITEN mm		CHK Z.Stjepanovic 10APR2014	NAME Stiftleiste, 134p PIN HEADER, 134p	
TOLERANCES UNLESS OTHERWISE SPECIFIED: ALIGNMENT TOLERANCES		APVD	PRODUCT SPEC 108-18400-1	
0. PLC ± n. ISO 8015 1. PLC ± n. ISO 2768 2. PLC ± n. MH -E 3. PLC ± n. DIN 16901 4. PLC ± n. 140		APPLICATION SPEC VERARBEITUNGSSPEZ		RESTRICTED TO WORKER
MATERIAL		FINISH/OBERFLAECHEN/ARBE	WEIGHT	SCALE A1 00779-967288
CUSTOMER DRAWING /KUNDENZEICHNUNG		SCALE 2:1	SHEET 2 OF 2	REV F1

Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

[TE Connectivity:](#)

[7-967288-1](#)