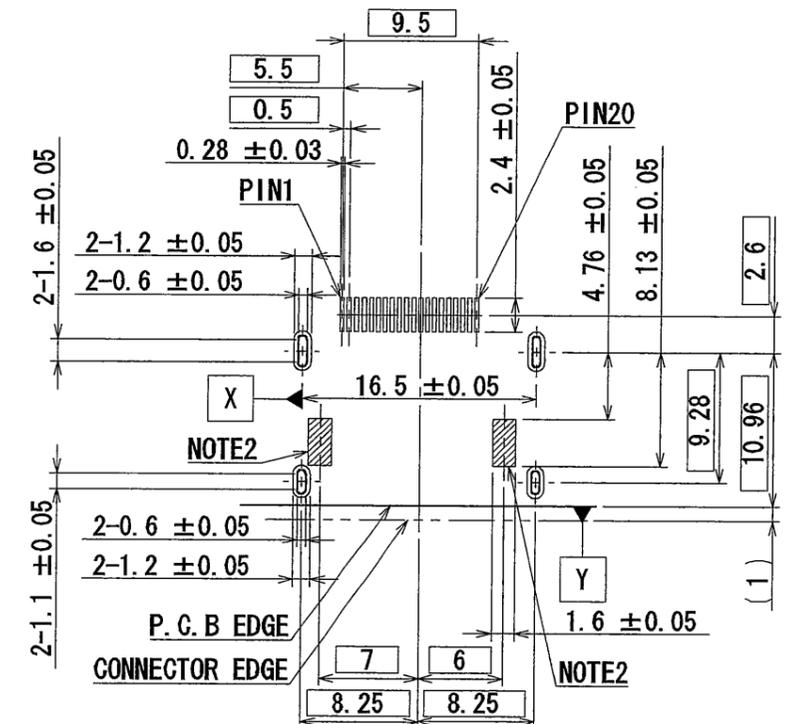
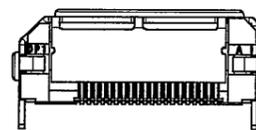
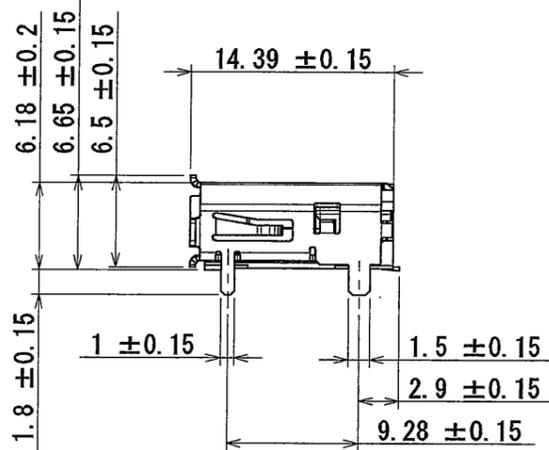
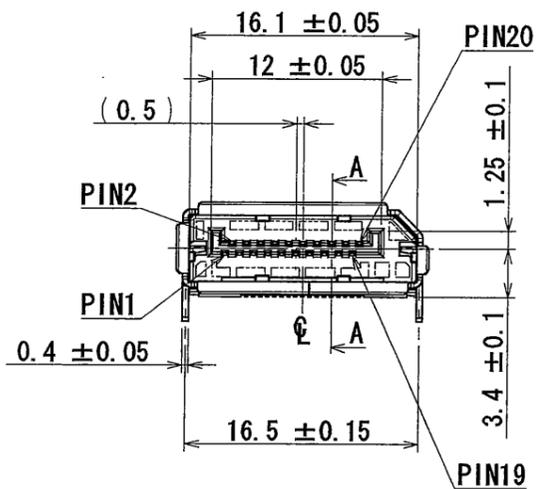


NOTE1. COPLANALITY OF SMT TERMINAL IS 0.1 MAX.
 2. THERE MUST NOT BE WIRING IN HATCHING AREA.
 3. PRODUCTION LOT NUMBER IS MARKED ON THE TOP OF SHELL.

注1. SMT端子のコプラナリティは0.1以下とする。
 2. ハッチング内のパターンは不可とする。
 3. 図示の位置にロットNo.を表示する。
 (EX.)

7 X 0.1
 生産日 DAY(01~31)
 生産月 MONTH(1~9、OCT:0、NOV:X、DEC:Y)
 生産年(西暦下一桁) YEAR(LAST DIGIT ONLY)



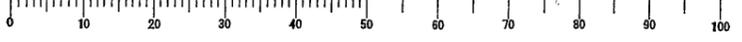
ALL POSITION TOLERANCE

⊕	0.06	X	Y
---	------	---	---

APPLICABLE P.C.B. DIMENTION(REF.)
 適合基板寸法(参考)

3	SHELL シェル	1	COPPER ALLOY 銅合金	NICKEL PLATING Niめっき	-
2	INSULATOR インシュレータ	1	HEAT RESISTING PLASTICS 耐熱性プラスチック	-	UL94V-0 COLOR:BLACK 色相:黒
1	CONTACT コンタクト	20	COPPER ALLOY 銅合金	CONTACT AREA: GOLD PLATING OVER NICKEL TERMINAL AREA: TIN PLATING OVER NICKEL 接触部: Ni上Auめっき 端子部: Snめっき	CONTACT AREA: Au0.3μm MIN. 接触部: Au0.3μm 以上
符号 No.	名称 DESCRIPTION	個数 QTY.	材料 MATERIAL	仕上 FINISH	備考 REMARKS
仕様書(SPECIFICATION) JACS-30115-1		第1版(ORIGINAL DATE) 31/JAN/2008		尺度(SCALE) 2:1	シリーズ(SERIES) DPI
一般公差(GENERAL TOLERANCE)		製図 DR.		名称(TITLE) DP1RD20JQ2	
寸法(DIMENSION)		担当 CHK. T. WASHIO		日本航空電子工業株式会社	
角度(ANGLES)		査閲 APPD. <i>Id. Ohno</i>		JAPAN AVIATION ELECTRONICS INDUSTRY,LTD.	
. ± 0.8		承認 APPD. <i>J. Kubota</i>			
. × ± 0.4		質量(MASS)		図面番号(DRAWING NO.)	
. × × ± 0.1				SJ108341	
. × × × ±				版数 (REV.)	
				1	

DCF-C-212F(05.08)



Mouser Electronics

Authorized Distributor

Click to View Pricing, Inventory, Delivery & Lifecycle Information:

JAE Electronics:

[DP1RP20JQ1](#) [DP1RD20JQ2R400](#) [DP1RD20JQ1R400](#) [DP1RD20JS5R400](#) [DP1RD20JS2R400](#) [DP1RD20JS2](#)
[DP1RT20JQ3](#) [DP1RD20JS5](#) [DP1R020NQ1](#) [DP1RD20NS1](#)